

CICLO		CURSO	MÓDULO					PROFESOR														
C.F.G.M. INSTALACIONES ELECTRICAS Y AUTOMATICAS		1º	ELECTRONICA					PROFESORADO INTERINO 1º CFGM IEA														
PERIODO	DISTRIBUCIÓN DE CONTENIDOS	EVALUACIÓN Y CALIFICACIÓN					RESULTADOS DE APRENDIZAJE															
1ª EVALUACIÓN	UD1: Conceptos previos. UD2: El taller de electrónica. UD3: Componentes pasivos. UD4: El diodo.	<p>INSTRUMENTOS DE EVALUACIÓN: Preguntas clase, pruebas escritas, prácticas, actividades y observación continuada.</p> <p>CRITERIOS DE CALIFICACIÓN: Las calificaciones orientativas de cada trimestre serán:</p> <table border="1"> <thead> <tr> <th></th> <th>Valoración (%)</th> </tr> </thead> <tbody> <tr> <td>Preguntas clase</td> <td>10</td> </tr> <tr> <td>Pruebas escritas</td> <td>60</td> </tr> <tr> <td>Actividades y prácticas</td> <td>20</td> </tr> <tr> <td>Observación</td> <td>10</td> </tr> </tbody> </table>						Valoración (%)	Preguntas clase	10	Pruebas escritas	60	Actividades y prácticas	20	Observación	10	<ul style="list-style-type: none"> • RA1. Reconoce circuitos lógicos combinacionales determinando sus características y aplicaciones.. • RA2. Reconoce circuitos lógicos secuenciales determinando sus características y aplicaciones... • RA3. Reconoce circuitos de rectificación y filtrado determinando sus características y aplicaciones. • RA4. Reconoce fuentes de Alimentación determinando sus características y aplicaciones • RA5. Reconoce circuitos amplificadores determinando sus características y aplicaciones. • RA6. Reconoce sistemas electrónicos de potencia verificando sus características y funcionamiento. • RA7. Reconoce circuitos de temporización y oscilación verificando sus características y funcionamiento 					
		Valoración (%)																				
Preguntas clase	10																					
Pruebas escritas	60																					
Actividades y prácticas	20																					
Observación	10																					
2ª EVALUACIÓN	UD5: El transistor. UD6: Fuentes de alimentación. UD7: Electrónica de potencia.	<p>La nota final del módulo se obtendrá de la media ponderada de los Resultados de Aprendizaje:</p> <table border="1"> <thead> <tr> <th>Evaluación</th> <th>R.A. 1</th> <th>R.A. 2</th> <th>R.A. 3</th> <th>R.A. 4</th> <th>R.A. 5</th> <th>R.A. 6</th> <th>R.A. 7</th> </tr> </thead> <tbody> <tr> <td>Final</td> <td>20%</td> <td>15%</td> <td>15%</td> <td>15%</td> <td>15%</td> <td>10%</td> <td>10%</td> </tr> </tbody> </table> <p>PROCEDIMIENTO DE RECUPERACIÓN</p> <p>-Sistema de recuperación. A lo largo de la evaluación continua se establecerá un sistema de recuperación de las unidades didácticas atrasadas basado en:</p> <ul style="list-style-type: none"> ✓ La repetición íntegra de los trabajos que no se hubiesen realizado, o que, a juicio del profesor, no hubiesen alcanzado las capacidades terminales o cumplido los criterios de evaluación. ✓ La realización de ejercicios complementarios, que con un menor grado de dificultad puedan realizar los alumnos con menores capacidades intelectuales, manuales o profesionales. ✓ La realización de pruebas-control, de carácter teórico-práctico, de las unidades didácticas que precisen recuperación. <p>-Prueba Global Ordinaria. La Prueba Global Ordinaria a celebrar a finales de mayo, recogida en la programación del departamento, será solamente para aquellos alumnos que no hubieran podido ser evaluados positivamente por el sistema de evaluación continua, al haberles quedado pendientes todas o una parte de las unidades didácticas sin desarrollar, y se basará en un examen teórico-práctico de la materia pendiente. Si no se supera, la última posibilidad sería convocatoria final en junio.</p>					Evaluación	R.A. 1	R.A. 2	R.A. 3	R.A. 4	R.A. 5	R.A. 6	R.A. 7	Final	20%	15%	15%	15%	15%	10%	10%
Evaluación	R.A. 1	R.A. 2	R.A. 3	R.A. 4	R.A. 5	R.A. 6	R.A. 7															
Final	20%	15%	15%	15%	15%	10%	10%															
3ª EVALUACIÓN	UD8: Circuitos integrados. UD9: Iniciación a la electrónica digital. UD10: Circuitos digitales.																					

(ESTA INFORMACIÓN ESTÁ MAS DESARROLLADA EN LA PROGRAMACIÓN DEL MÓDULO)